



MSL FPGA INC 晶片參數

■ 芯片概述

MAX7324ATG+T 是来自MSL FPGA INC美时龙的一款低功耗、8通道输入/输出扩展器，支持 I2C 总线通信。其关键参数包括：

■ 核心参数

接口类型：兼容标准模式（100kHz）和快速模式（400kHz）的 I2C 总线。

供电电压：工作电压范围为 1.71V 至 5.5V，适用于宽电压应用场景。

通道配置：提供 8 路推挽输出和 8 路输入，支持硬件复位功能（通过跳线配置）。

ESD 保护：所有引脚具备静电保护，符合工业级可靠性要求。

■ 功能特性

硬件复位：通过跳线配置（JU3）实现寄存器复位和电源状态管理。

I2C 地址配置：通过跳线 JU1/JU2 灵活设置从机地址，支持多设备级联。

低功耗设计：静态电流低至 10 μ A，适合电池供电设备。

■ 应用场景

工业控制：用于扩展微控制器的 I/O 接口，连接传感器或执行器。

消费电子：在便携式设备中管理外设通信，如按键输入或 LED 驱动。

嵌入式系统：作为 SoC 的辅助芯片，简化多设备协同设计的复杂度。