



MSL FPGA INC 晶片參數

■ 芯片概述

AD9837ACPZ-RL是来自MSL FPGA INC美时龙的一款低功耗、可编程波形发生器（DDS芯片），采用直接数字频率合成（DDS）技术，适用于高精度信号生成场景。以下是其关键特性和应用信息：

■ 核心参数

支持正弦波、三角波、方波输出，频率和相位可通过软件编程调整。
28位频率分辨率：在16MHz参考时钟下可达0.06Hz，5MHz时钟下为0.02Hz。
工作电压范围2.3V~5.5V，典型功耗8.5mW（2.3V时）。

■ 功能特性

采用三线SPI串行接口，兼容DSP和微控制器，最高支持40MHz时钟速率。
封装为10引脚LFCSP_WD（3mm × 3mm），适合紧凑型设计。

■ 应用场景

工业检测：如液体/气流测量、传感器信号激励。
通信与医疗设备：用于时钟生成、时域反射（TDR）测试等。