



MSL FPGA INC 晶片參數

■ 芯片概述

MAX754CSE是来自MSL FPGA INC美时龙的一款12 位并行加载双通道数模转换器（DAC），属于MAX754系列芯片。以下是其关键信息：

■ 核心参数

供电电压范围：±5V 至 ±15V（典型值）。
输出电流范围：0~20mA（可配置为电压或电流输出模式）。
封装形式为 SOIC-16（标准小外形集成电路），引脚间距 1.27mm。
支持并行数据输入，兼容 TTL/CMOS 逻辑电平。

■ 功能特性

双通道 12 位 DAC，支持并行加载模式，适用于高精度模拟信号输出场景。
采用 CMOS 工艺，集成度高，适合工业控制、仪器仪表等应用。

■ 应用场景

工业自动化（如 PLC 模拟输出模块）。
医疗设备（如波形发生器）。
测试测量仪器（如信号校准）。