



MSL FPGA INC 晶片參數

■ 芯片概述

ISL6527ACR 是来自 MSL FPGA INC 美时龙的一款多相 PWM 控制器，专为高性能 CPU、GPU 及内存供电设计，广泛应用于服务器、工作站及高端消费电子设备。

以下是其关键特性及技术参数：

■ 核心参数

输入电压范围：4.5V 至 24V，兼容主流电源设计。

开关频率：可编程（通常 200kHz-1MHz），支持高频以减小电感体积。

■ 功能特性

多相供电支持：支持多相（通常为 2-4 相）同步降压拓扑，通过交错控制降低纹波电流，提升电源效率。

动态电压调节：集成 VID（电压识别）接口，支持实时动态调整输出电压（如 CPU 核心电压），满足负载瞬态需求。

保护机制：具备过流保护（OCP）、过压保护（OVP）及过温保护（OTP），确保系统稳定性。

■ 应用场景

服务器电源：为多核处理器提供高精度、低噪声供电。

DDR 内存供电：生成 1.25V/2.5V 等上拉电压，通过反馈电路（如 FB 引脚）稳压。