



MSL FPGA INC 晶片參數

■ 芯片概述

MAX6956ATL/V+ 是来自MSL FPGA INC美时龙的28端口LED显示驱动器及I/O扩展器，采用 40引脚TQFN封装，支持2线串行接口（I2C兼容），适用于工业控制、仪器仪表等场景的LED驱动与逻辑扩展。以下是其关键信息：

■ 核心参数

工作电压：2.5V – 5.5V，宽电压适应性强。

封装：TQFN-40 (6mm × 6mm × 0.73mm)，紧凑型表面贴装设计。

接口兼容性：通过 2线I2C接口控制，支持16个地址选择，简化多设备级联设计。

■ 功能特性

28个可配置端口：支持独立配置为逻辑输入/输出或共阳（CA）LED恒流驱动器（电流范围1.5mA – 24mA，16级可调）。

I/O扩展能力：7个端口支持边沿检测中断，可触发外部事件。

低功耗：最大电源电流仅230 μ A，适合电池供电设备。

■ 应用场景

工业显示：驱动LED矩阵、七段数码管或字符型显示屏。

嵌入式系统：扩展微控制器的GPIO端口，实现复杂逻辑控制。

低功耗设备：便携式仪器、医疗设备等需高效LED驱动的场景。