



MSL FPGA INC 晶片參數

■ 芯片概述

ADAU1361BCPZ-RL 是来自 MSL FPGA INC 美时龙的一款高性能音频数字信号处理器 (DSP) , 采用LFCSP-32封装 , 支持多通道音频处理、低功耗模式及灵活的配置接口 , 广泛应用于消费电子、汽车音响和专业音频设备。以下是其关键信息 :

■ 核心参数

集成多通道音频编解码 (CODEC) 和 DSP 内核 , 支持采样率转换、动态范围压缩等高级音频处理功能。
兼容 I2S/TDM 接口 , 支持最高 192kHz 采样率 , 适用于高保真音频场景。

■ 功能特性

工作电压 : 1.8V 核心供电 , 3.3V I/O 兼容 , 功耗低至 50mW (典型值) 。
温度范围 : 工业级 (-40 °C 至 85 °C) 。
功能扩展 : 支持 Sigma Studio 图形化配置工具 , 简化算法开发和参数调整。
内置硬件加速器 , 可实时处理均衡、混响等音频效果。

■ 应用场景

消费电子 : 智能音箱、无线耳机的音频处理模块。
汽车音响 : 车载娱乐系统的多通道音频优化。
专业设备 : 录音棚调音台、广播设备的数字信号处理。