



MSL FPGA INC 晶片參數

■ 芯片概述

CY7C65642-48AXCT 是来自 MSL FPGA INC 美时龙的一款超低功耗 USB 2.0 四端口集线器控制器，采用 48 针 TQFP 封装 ($7 \times 7 \times 1.4\text{mm}$)，支持高速数据传输 (480Mbps) 及向下兼容 USB 1.1/2.0 设备。以下是其关键信息：

■ 核心参数

性能参数：集成 4 个下行端口，支持独立电源管理，每个端口可配置为自供电或总线供电模式。静态功耗低至 5mA（典型值），符合绿色环保设计标准。

■ 功能特性

封装与兼容性：48 针 TQFP 封装，与 CY7C65632-48AXCT 等型号引脚兼容，便于硬件升级。
工作温度范围： -40°C 至 $+85^\circ\text{C}$ ，适用于工业及车载环境。

■ 应用场景

工业控制：用于多设备 USB 扩展，如工控机外设连接。
车载电子：适配车身控制模块 (BCM) 的 USB 接口扩展需求。