



MSL FPGA INC 晶片參數

■ 芯片概述

XC6123A335ER-G 是来自 MSL FPGA INC 美时龙的一款低压差线性稳压器 (LDO) , 采用 SOT-23-5 封装 , 适用于低功耗电子设备 (如 IoT、便携设备等)。以下是其关键信息 :

■ 核心参数

输入电压范围 : 1.7V ~ 6.0V 输出电压 : 3.3V (固定)
输出电流 : 300mA (典型值) 封装 : SOT-23-5 (小型表面贴装)
工作温度 : -40 °C 至 +85 °C (工业级) 静态电流 : 1.0 μA (典型值, 关断模式)

■ 功能特性

过流保护 : 内置限流电路 (典型值 3.5A)。

过热关断 : 结温超过 150 °C 时自动关闭。

反向极性保护 : 防止输入反接损坏。

■ 应用场景

高精度稳压 : 输出电压精度 ±2%。

低功耗设计 : 关断模式下电流仅 1.0 μA , 适合电池供电设备。

保护功能 : 内置过流保护 (OCP) 和热关断 (TSD)。