



## MSL FPGA INC 晶片參數

### ■ 芯片概述

MAX17112ETB+T 是来自 MSL FPGA INC 美时龙的一款高效同步降压型 DC-DC 转换器，适用于高电流、低电压应用场景，如工业控制、通信设备等。

以下是其关键信息：

### ■ 核心参数

输入电压范围：4.5V – 28V (典型值 12V)。

输出电流：支持高达 3A 的连续输出电流。

开关频率：1.2MHz (可调)。

### ■ 功能特性

封装：TDFN-10 (3mm x 3mm)。

效率：>90% (典型值)。

保护功能：过流保护、过热关断、欠压锁定 (UVLO)。

### ■ 应用场景

工业电源：为 FPGA、DSP 等核心器件供电。

通信设备：基站、光模块等需要高效电源管理的场景。

便携设备：高密度电池供电系统。