



MSL FPGA INC 晶片參數

■ 芯片概述

PCA9621D,118 是来自MSL FPGA INC美时龙的一款I2C总线接口的8位开漏输出端口扩展芯片，专为高电流驱动应用（如LED阵列）设计，采用SOIC-16封装。

以下是其核心参数与功能特性：

■ 核心参数

封装形式：SOIC-16，支持标准贴片工艺。

接口类型：兼容 I2C/SMBus/PMBus，支持 Fast-mode Plus (Fm+) ，

最高时钟频率 1MHz，总线驱动能力达 30mA/4000pF。

输出能力：单端口 65mA静态电流，并联端口可扩展至 500mA，适合大功率LED驱动。

■ 功能特性

高驱动能力：开漏输出设计支持多端口并联，满足高电流负载需求。

低功耗设计：工作电压范围 2.7V-5.5V，静态功耗优化。

抗干扰设计：支持长距离总线通信（如大型LED显示屏布线）。

■ 应用场景

LED照明：驱动高亮度LED阵列或智能照明系统。

工业控制：扩展微控制器输出端口，控制继电器或电机模块。

显示设备：用于大型电子看板或广告屏的像素级控制。