



MSL FPGA INC 晶片參數

■ 芯片概述

PEX8606-BA50BI G 是来自MSL FPGA INC美时龙的一款 PCI Express Gen 2 交换机芯片，主要用于多端口高速数据传输场景。

以下是其关键信息：

■ 核心参数

接口标准：PCIe Gen 2 (5.0 GT/s) ， 6 lane 6 port设计。

封装形式：PBGA-196封装，适用于高密度电路板布局。

■ 功能特性

多端口交换：支持6个PCIe端口的双向数据交换，适用于服务器、存储设备等需要多通道连接的场景。

低延迟设计：硬件级数据转发优化，适合实时性要求高的应用。

兼容性：符合PCI Express Base规范，可向下兼容Gen 1设备。

■ 应用场景

服务器与存储：用于扩展PCIe插槽或连接多个存储控制器（如RAID卡）。

工业设备：嵌入工控机或通信设备中，实现高速数据传输。

网络通信：部分网络交换设备中可能采用此类芯片进行接口扩展。