



# MSL FPGA INC 晶片參數

## ■ 芯片概述

CD74HC4053PWR 是来自MSL FPGA INC美时龙的一款3路双掷模拟开关（SPDT），属于高速CMOS逻辑芯片，支持宽电压范围和低功耗设计，适用于信号切换、多路复用等场景。

以下是其关键信息：

## ■ 核心参数

电源电压：2V~6V（典型工作电压 5V）。

导通电阻（RON）：典型值 80（5V 供电时）。

带宽：支持高频信号切换，具体参数需参考数据手册。

泄漏电流：最大 1  $\mu$ A（25 °C 时）。

## ■ 功能特性

3路独立控制：每路包含两个双向模拟开关（Y0/Y1 和 Z）。

使能控制：通过公共使能端（E）全局开关所有通道。

## ■ 应用场景

音频/视频切换：如电视信号画面与字符信号的穿插切换。

工业控制：传感器信号路由、PLC 模拟输入切换。

通信设备：信号门控、调制解调器（Modem）。