



MSL FPGA INC 晶片參數

■ 芯片概述

LAN8720A-CP 是来自 MSL FPGA INC 美时龙的一款低功耗、高性能的 10/100Mbps 以太网物理层收发器 (PHY)，专为嵌入式系统设计。

以下是关键信息总结：

■ 核心参数

工作电压：1.6V – 3.6V 宽范围 I/O 电压，集成 1.2V 线性稳压器，支持单 3.3V 电源供电。

功耗：比同类产品低 40%，典型工作电流 21mA，支持节能以太网 (IEEE 802.3az) 和低功耗待机模式。

数据速率：支持 10BASE-T (10Mbps) 和 100BASE-TX (100Mbps)，全双工传输。

■ 功能特性

自动协商：支持速度与双工模式自动匹配，集成 HP Auto-MDIX 技术，可自动校正网线极性 (直连/交叉)。

ESD 保护：内置静电保护组件，增强抗干扰能力。

温度范围：提供工业级 (-40 °C – 85 °C) 和扩展商业级 (0 °C – 85 °C) 选项。

■ 应用场景

适用于工业自动化、智能家居、网络设备 (如路由器、交换机) 等嵌入式以太网通信场景。