



MSL FPGA INC 晶片參數

■ 芯片概述

78P2352-IGTR 是来自 MSL FPGA INC 美时龙的一款双通道OC-3/STM-1e/E4 线路接口单元 (LIU) , 专为电信和工业通信设计。以下是关键信息：

■ 核心参数

传输速率：支持 155 Mbps SDH/SONET (OC-3/STM-1) 和 140 Mbps PDH (E4) 接口。

集成功能：内置时钟数据恢复 (CDR) 电路，支持 NRZ 至 CMI 编码转换，兼容 75 同轴电缆或光纤收发模块。

标准合规性：符合 ANSI、ITU-T 及 Telcordia 标准，满足抖动容限、生成和传输要求。

■ 功能特性

双通道设计：单芯片集成双通道接口，简化系统架构并提升集成度。

灵活编码支持：支持 CMI 编码 (同轴电缆) 和 NRZ 编码 (光纤) ，适配多种物理层传输介质。

高可靠性：通过严格电信标准认证，确保在复杂网络环境中的稳定运行。

■ 应用场景

电信基础设施：用于 SDH/SONET 和 PDH 网络中的信号接口转换，如基站、光传输设备等。

光纤通信：直接连接光纤收发模块，支持高速数据传输链路。

工业通信：适用于需高精度时钟同步的工业级通信系统。