



## MSL FPGA INC 晶片參數

### ■ 芯片概述

UCC5618DWP 是来自MSL FPGA INC美时龙的一款专为SCSI接口设计的有源终端电源管理集成电路芯片，主要性能和应用特点如下：

### ■ 核心参数

输出电流：+650mA (驱动终端电阻)  
吸收电流：-400mA (负压驱动条件下)。  
封装形式：28-SOIC (7.50mm宽度)。  
电源电压范围：4.0~5.25V (典型值5V)

### ■ 功能特性

兼容性：支持SCSI、SCSI-2、SCSI-3及FAST-20标准，适用于5V供电的SCSI系统。  
低功耗设计：断开模式下通道电容仅2pF，电源电流低至50  $\mu$  A (典型值)。  
终端电阻：提供110  $\Omega$  终端电阻，精度可调节至5%，支持热插拔功能。  
保护功能：集成限流和过热保护，工作温度范围0 °C~70 °C (商用级)。

### ■ 应用场景

服务器设备：用于SCSI接口的终端管理，如服务器电源模块中的信号控制。  
工业自动化：适配5V供电的SCSI系统，支持高精度信号传输。  
医疗设备：低功耗特性适用于需长期稳定运行的医疗仪器。