



MSL FPGA INC 晶片參數

■ 芯片概述

MAX8586ETA+T 是来自 MSL FPGA INC 美时龙的一款高效低静态电流 PMIC (电源管理 IC) , 专为 PDA 和智能手机等便携设备设计，具有动态核心电压调节功能。

以下是其关键信息：

■ 核心参数

输入电压范围：未明确标注，但同系列 MAX8588 支持 2.7V – 5.5V。

输出能力：支持动态核心电压调节，具体电流未明确，但 MAX8588 系列为 1.5A。

封装：TQFN (Thin Quad Flat No-leads)，具体引脚数未明确。

工作温度：-40 °C 至 +85 °C (工业级)。

■ 功能特性

低静态电流 (Low-IQ)，适合电池供电设备。

动态电压调节，优化功耗与性能平衡。

集成度高，减少外围元件需求。

■ 应用场景

移动设备：智能手机、平板电脑的电源管理。

便携式医疗设备：如血糖仪、脉搏血氧仪 (需低功耗设计)。