



MSL FPGA INC 晶片參數

■ 芯片概述

ADV7392BCPZ-REEL 是来自MSL FPGA INC美时龙的一款低功耗、10位标清/高清视频编码器，支持多格式视频输出，适用于车载娱乐、便携设备及安防监控等场景。

以下是其关键信息：

■ 核心参数

封装与接口：采用 40 引脚 LFCSP 封装（6mm × 6mm），支持 I2C 配置，可级联扩展多路视频输出。
配套评估板 EVAL-ADV7392EBZ提供硬件验证参考。

■ 功能特性

视频处理能力：集成 3 个 10 位视频 DAC，支持 NTSC/PAL 制式输出，兼容复合（CVBS）、S-Video（Y-C）及分量（YPrPb/RGB）模拟信号。
工作电压 1.8V/3.3V，功耗低至 81mA，支持 -40 °C 至 +85 °C、宽温运行（车规级型号支持 -40 °C 至 +105 °C）。

■ 应用场景

车载娱乐：支持多路视频输出，符合 AEC-Q100 车规认证。
便携设备：适用于数码相机、游戏机等低功耗场景。