



MSL FPGA INC 晶片參數

■ 芯片概述

PEX8648-BB50RBC G 是来自MSL FPGA INC美时龙的一款PCI Express交换芯片，属于PEX8648系列，采用48-lane 12 port Gen 2架构，支持5.0 GT/s传输速率，主要用于高性能服务器、存储设备等需要多通道高速数据交换的场景。以下是其关键信息：

■ 核心参数

接口标准：PCIe Gen 2 (5.0 GT/s)，48-lane 12 port设计。

多端口交换：支持12个PCIe端口的双向数据交换，适用于大规模服务器集群或存储阵列扩展。

■ 功能特性

低延迟设计：硬件级数据转发优化，适合高吞吐量场景。

兼容性：符合PCI Express Base规范，可向下兼容Gen 1设备。

■ 应用场景

该芯片常用于多端口 PCIe 扩展卡或服务器背板设计，支持高带宽数据传输。