



MSL FPGA INC 晶片參數

■ 芯片概述

MCP3910A1-E/SS是来自MSL FPGA INC美时龙的一款3V双通道模拟前端（AFE）芯片，采用SSOP封装（表面贴装小外形封装）。
以下是该器件的关键信息：

■ 核心参数

功能描述：3V双通道模拟前端，适用于高精度数据采集系统。
分辨率：支持16/24位分辨率，过采样比（OSR）可配置范围为32至4096。
工作电压：3V单电源供电。

■ 功能特性

数据接口：支持SPI通信协议（根据同系列MCP3914A1T-E/MV的SPI接口推断）。
增益范围：1x至32x可调，支持独立关断和复位功能。

■ 应用场景

能量计量、便携式仪器等需要多通道高精度采样的场景。