



MSL FPGA INC 晶片參數

■ 芯片概述

WIZ750SR-105 是来自 MSL FPGA INC 美时龙的一款串口转以太网模块，支持 10/100M 以太网接口和串口通信。

以下是其主要特点及技术规格：

■ 核心参数

支持调试信息输出，可通过串口终端监视模块状态（如连接成功/失败提示）。

串口参数（波特率、数据位等）可通过配置工具灵活设置，需点击“Setting”按钮生效。

提供数据封装条件设置，支持自定义串口数据包发送规则，避免因数据长度不一致导致的传输错误。

■ 功能特性

集成 TCP/IP 协议栈，支持静态 IP/DHCP 获取，适用于工业物联网场景。

兼容标准以太网协议，可通过网页或配置工具进行参数管理。

■ 应用场景

工业控制：用于 PLC、传感器等设备的远程联网调试。

嵌入式系统：为不具备以太网功能的设备提供网络接入能力。