



MSL FPGA INC 晶片參數

■ 芯片概述

UCC5617DWP是来自MSL FPGA INC美时龙的18线SCSI终端管理集成电路，专为SCSI总线信号终端设计。

以下是其核心信息：

■ 核心参数

封装形式：28-SOIC（7.50mm宽），表面贴装。

终端电阻：110 Ω ，兼容SCSI、SCSI-2、SCSI-3及FAST-20标准。

电源电压：4.0V至5.25V（TRMPWR引脚），断开模式下电流低至50 μ A。

工作温度：0 $^{\circ}$ C至70 $^{\circ}$ C（商用级）。

■ 功能特性

兼容性：与UC5609引脚兼容，支持带电插拔（Hot Plugging）

保护机制：内置热关断和电流限制，输出级可提供 ± 650 mA（源）/ ± 200 mA（灌）电流。

低干扰设计：断开时通道电容仅2pF，避免总线信号干扰。

■ 应用场景

服务器设备：用于SCSI接口的终端管理，如服务器电源模块中的信号控制。

工业自动化：适配5V供电的SCSI系统，支持高精度信号传输。

医疗设备：低功耗特性适用于需长期稳定运行的医疗仪器。