



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LV4052ADR 是来自MSL FPGA INC美时龙的一款双路 4:1 模拟多路复用器/解复用器，采用 SOIC-16 封装，支持宽电压范围和低功耗设计，适用于高速信号切换场景。以下是其关键信息：

■ 核心参数

导通电阻 (RON)：典型值 25 (5V 供电时)。
带宽：50MHz，支持高频信号切换。
泄漏电流：最大 1 μ A (25 °C 时)。
电源电压：单电源 1.8V~5.5V，兼容 TTL/CMOS 逻辑电平。

■ 功能特性

双通道独立控制：支持两路独立的 4 选 1 信号切换。
低功耗：静态电流低至 1 μ A (典型值)。
工作温度范围：-40 °C~85 °C，适用于工业环境。

■ 应用场景

通信设备：高速信号多路复用（如光模块接口切换）。
工业控制：传感器信号路由、PLC 模拟输入切换。
消费电子：音频/视频信号切换（需低失真场景）。