



MSL FPGA INC 晶片參數

■ 芯片概述

W6811IW 是来自MSL FPGA INC美时龙的一款单通道语音带编解码器 (CODEC) 芯片，主要应用于语音信号处理领域。以下是其关键特性及技术参数：

■ 核心参数

编解码标准：支持 ITU G.712 规范的 PCM 编解码，兼容 μ -Law 和 A-Law 压扩算法，可通过引脚选择模式。
电源要求：模拟电源 4.5 – 5.5V，数字电源 2.7 – 3.3V，典型功耗 25mW，待机模式功耗低至 0.5mW。
接口设计：采用全差分模拟电路，集成 1.575V 精密参考电压，支持 600 负载下的 0dBm TLP 输出。

■ 功能特性

封装选项：提供 24 引脚 PDIP、SOG、SSOP 和 TSSOP 封装，适应不同应用场景。
工作温度：工业级温度范围 (-40 °C 至 +85 °C)，确保恶劣环境下的稳定性。

■ 应用场景

适用于需要高质量语音信号数字化与重建的系统，如通信设备、工业控制及音频处理模块。