



MSL FPGA INC 晶片參數

■ 芯片概述

THC63LVDF84C 是来自 MSL FPGA INC 美时龙的一款高速 LVDS 解串器芯片，主要用于将 LVDS 串行信号转换为并行 CMOS/TTL 信号，广泛应用于工业显示、医疗设备及视频传输领域。

以下是其关键信息：

■ 核心参数

封装：56 引脚 TSSOP (表面贴装) 工作电压：3V ~ 3.6V，宽温范围 (-40 °C ~ 85 °C)

数据速率：最高 3.1Gbps，支持 24 位 RGB 数据及同步信号传输。

输入/输出：4 路 LVDS 输入，28 位 CMOS/TTL 输出。

时钟频率：8MHz ~ 112MHz，兼容 VGA/SXGA 等分辨率。

■ 功能特性

信号转换：支持 1:7 解串，将 LVDS 数据流恢复为并行信号。

低 EMI 设计：内置展频时钟容忍功能 (±2.5% 偏差)。

工业级可靠性：无需特殊启动序列，适用于严苛环境。

■ 应用场景

工业显示器：中小型面板、医疗设备监控。

视频传输：安全摄像头、多功能打印机。