



MSL FPGA INC 晶片參數

■ 芯片概述

W6811ISG 是来自 MSL FPGA INC 美时龙的一款单通道语音带编解码器 (CODEC) , 主要应用于音频信号处理领域。以下是其关键参数和特性：

■ 核心参数

电源要求：模拟电源4.5 – 5.5V，数字电源2.7 – 3.3V。
功耗：典型功耗25mW，待机模式0.5W。
工作温度：工业级温度范围 (-40 °C至+85 °C)。
接口类型：支持ITU G.712标准，兼容μ-law/A-law压扩选择。

■ 功能特性

差分电路设计：全差分模拟电路，集成1.575V精密参考电压（支持0dBm TLP@600）。
输出能力：推挽式功率放大器，支持外部增益调节，可驱动300 负载。
时钟支持：提供256kHz至4.096MHz七种主时钟频率选项。

■ 应用场景

适用于需要高保真语音编解码的通信设备、
工业控制系统及嵌入式音频处理模块。