



# MSL FPGA INC 晶片參數

## ■ 芯片概述

TLV320AIC32IRHBRG4 是来自MSL FPGA INC美时龙的一款超低功耗立体声音频编解码器 (Audio CODEC)，属于TLV320AIC32系列，采用VQFN-32封装，支持高精度音频处理和低功耗设计。以下是其关键信息：

## ■ 核心参数

分辨率：24位 采样率：支持最高192 kHz 信噪比： 100 dB (DAC)  
封装形式：VQFN-32 工作电压：1.8V – 3.6V  
接口类型：I2S、TDM或左对齐 (LJ) 音频格式。

## ■ 功能特性

低功耗设计：优化能效，适合便携式消费电子产品。  
多格式兼容：支持I2S、TDM等数字音频接口，适配多种系统架构。  
高保真音频：适用于专业音频设备，如录音棚和混音器。

## ■ 应用场景

消费电子：智能音箱、耳机放大器，提升音频输出质量。  
车载音频系统：符合工业级温度要求，适用于车载娱乐系统。