



## MSL FPGA INC 晶片參數

### ■ 芯片概述

AOZ18101DI-01是来自MSL FPGA INC美时龙的一款高集成度 eFuse 方案，采用DFN-10L 封装（3mm × 3mm），专为服务器、存储设备等高可靠性系统设计，提供紧凑的电源保护解决方案。以下是其关键信息：

### ■ 核心参数

工作电压范围：3.5V 至 14V，最大绝对电压 22V。

导通阻抗：20m $\Omega$ （背靠背 MOSFET）。

热插拔支持：适用于 12V 背板等热插拔场景，避免系统上电冲击。

反向电流阻断：AOZ18101DI-01 支持 TRCB 功能，防止输出电压高于输入电压时的反向电流。

### ■ 功能特性

可编程过流保护（5A 限流）

真正的反向电流阻断（TRCB，AOZ18101DI-01 和 AOZ18101DI-02 支持）

欠压闭锁、过压保护、热关断保护

可编程软启动及启动 SOA 管理。

### ■ 应用场景

服务器与存储设备：保护主电源总线，防止异常负载导致系统中断。

高可靠性工业系统：如硬盘驱动器、服务器风扇等需抗电感反冲的负载。

分布式电源系统：适用于需要紧凑型过流保护的模块化设计。