



MSL FPGA INC 晶片參數

■ 芯片概述

ADP3209CJCPZ-RL 是来自 MSL FPGA INC 美时龙的 5 位可编程单相同步降压控制器芯片，主要用于移动设备 CPU 的电源管理。

以下是其关键信息：

■ 核心参数

输入电压范围：4.5V 至 28V，适用于电池供电系统。

输出电流：支持高达 25A 的输出电流。

■ 功能特性

功能描述：5 位可编程单相同步降压控制器，支持动态电压调节 (DVR) 和动态相位管理 (DPM)。

封装：采用 32 引脚 LQFP 封装。

■ 应用场景

主要用于笔记本电脑、平板电脑等移动设备的 CPU 电源管理。

适用于需要高效能、低功耗的电源解决方案。