



MSL FPGA INC 晶片參數

■ 芯片概述

BU97931FV-E2 是来自MSL FPGA INC美时龙的3线串行接口 LCD 驱动器，专为低功耗、小尺寸显示设计，适用于工业控制、仪器仪表等场景。
以下是其关键信息：

■ 核心参数

工作电压：1.8V – 3.6V，支持宽电压输入，适应低功耗需求。
封装形式：SSOP-B40，紧凑型设计节省空间。

■ 功能特性

支持3线串行接口，简化与主控芯片（如单片机）的连接。
驱动能力：可控制Line/Frame型 LCD 屏，兼容多种显示模式。

■ 应用场景

工业设备：力矩限制器、仪器仪表的字符/图形显示。
嵌入式系统：与单片机（如 8031）配合，实现菜单化人机界面。
低功耗设备：电池供电的便携式终端，如医疗检测仪。