



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LS247DR 是来自MSL FPGA INC美时龙的一款4线-7段译码器/驱动器，主要用于将BCD码转换为七段显示信号，驱动共阳极LED数码管。

以下是关键信息整理：

■ 核心参数

封装形式：SOP-16（贴片）或DIP-16（直插）。

极限参数：电源电压： 7V

输入电压： 5.5V (74LS系列)。

■ 功能特性

输入类型：4位BCD码 (A~D)

输出类型：集电极开路 (OC) 输出，低电平有效，可直接驱动共阳极数码管。

附加功能：支持消隐控制 (/BI)、脉冲消隐 (/RBI) 和灯测试 (/LT)。

工作电压：5V (典型值)，兼容TTL逻辑电平。

■ 应用场景

数码管显示驱动 (如仪表、计数器)。

需配合共阳极LED使用，输出段信号 (a~g) 为低电平有效。