



MSL FPGA INC 晶片參數

■ 芯片概述

LP87332DRHDT是来自MSL FPGA INC美时龙的双通道大电流降压转换器与双通道线性稳压器组合芯片，属于LP8733xx系列。以下是其关键信息：

■ 核心参数

输入电压范围：2.8V至5.5V宽压输入。

输出能力：双路降压转换器：每相最大3A输出，支持0.7V-3.36V可调电压。

双路线性稳压器：最大300mA输出，电压范围0.8V-3.3V。

工作温度：-40 °C至+125 °C工业级温度范围。

■ 功能特性

多相控制：支持自动相位增减和强制多相操作，通过相位交错降低EMI。

时序管理：可编程启动/关断延迟及序列控制，支持GPO信号同步。

保护机制：集成过压保护(OVP)、欠压锁定(UVLO)、短路保护及超温保护。

EMI优化：2MHz固定开关频率，支持扩频模式和差分反馈电压感应。

■ 应用场景

工业设备：为PLC、工控机提供多路隔离电源。

测试仪器：高精度测量设备的稳压供电。

通信系统：基站电源模块的次级电压转换。

汽车电子：车载信息娱乐系统的电源管理（需符合AEC-Q100标准）。