



MSL FPGA INC 晶片參數

■ 芯片概述

ADV7390BCBZ-A-RL 是来自MSL FPGA INC美时龙的一款低功耗、10位视频编码器，属于单芯片高速数模转换器系列，支持标清（SD）和高清（HD）视频格式的模拟输出（如CVBS、S视频、分量信号）。以下是其关键信息：

■ 核心参数

工作电压范围1.8V/3.3V，具备有线电视信号检测和DAC自动关断功能，优化能效。
典型功耗低于同类产品，适合电池供电设备。
支持I2C控制接口，便于系统集成。

■ 功能特性

支持8位视频输入，通过SDR/DDR接口兼容SD/HD格式。
内置3个10位视频DAC，输出质量符合EIA/CEA-861B标准。
支持NTSC、PAL等多种制式，可编程调节亮度、色度滤波器及副载波相位。

■ 应用场景

消费电子：手机、数码相机、便携式媒体播放器的视频输出模块。
工业设备：机顶盒、便携式游戏机的视频信号转换。
汽车电子：车载摄像头视频传输（需搭配C2B技术收发器）。