



MSL FPGA INC 晶片參數

■ 芯片概述

MAX4211CETE+T 是来自 MSL FPGA INC 美时龙的一款高端电流检测放大器与功率监控器，专为高精度电流测量和功耗计算设计，适用于工业、通信及消费电子设备。

以下是其关键信息：

■ 核心参数

封装：16-TQFN（超薄四方扁平无引脚封装），尺寸紧凑，适合高密度PCB布局。

输入电压范围：2.7V 至 28V，支持宽压输入。

电流检测范围：0V 至 28V（高端检测），分辨率低至 1mV。

输出类型：模拟电压（与负载功率成比例）。

■ 功能特性

集成模拟乘法器：通过内部电流检测放大器与电压输入相乘，直接输出与负载功率成比例的电压（ $VL \times IV$ ）

高精度：支持低至 1mV 的电流检测分辨率，适用于精密测量场景。

低功耗：静态电流典型值 1.5mA，适合电池供电设备。

■ 应用场景

工业设备：电机驱动电流监控，电源管理系统（如服务器、基站）。

消费电子：电池供电设备的功耗分析。