



MSL FPGA INC 晶片參數

■ 芯片概述

SN65HVD1794DR 是来自MSL FPGA INC美时龙的一款高可靠性 RS-422/RS-485 收发器，具有 70V 故障保护功能，适用于工业通信场景。

以下是关键信息：

■ 核心参数

工作电压范围：3.0V-5.5V，兼容低功耗设计。

数据速率：最高 1Mbps（典型值）。

接口标准：符合 RS-422/RS-485标准，适用于长距离差分通信场景。

支持70V 故障保护，增强抗干扰能力。

■ 功能特性

采用 SOIC-8 封装，适合紧凑型 PCB 布局。

典型应用需连接 D（接收）、R（发送）、A/B（差分总线）等引脚。

■ 应用场景

工业自动化、楼宇控制、车载通信等需高抗干扰的领域。