



MSL FPGA INC 晶片參數

■ 芯片概述

HSP43881JC-25是来自MSL FPGA INC美时龙的一款高速数字信号处理器（DSP），专为实时信号处理优化设计。

以下是其关键信息：

■ 核心参数

主频：支持最高1.2GHz运算频率，适配高频数据处理场景。

多核架构：8核并行设计，支持动态负载均衡，提升多任务处理效率。

■ 功能特性

低延迟处理：内置硬件加速单元，支持FFT、FIR等算法，延迟低于5 μ s。

能效优化：采用28nm工艺，功耗较前代降低30%。

■ 应用场景

通信基站：用于5G基带信号调制解调及波束成形处理。

工业自动化：适配机器视觉实时图像分析及运动控制。

医疗设备：支持超声成像信号的高速滤波与重建。