



MSL FPGA INC 晶片參數

■ 芯片概述

MC74HC259ADG 是来自MSL FPGA INC美时龙的 8 位可寻址锁存器/1-of-8 解码器，属于 74HC 系列 CMOS 逻辑器件。

以下是其主要特性和应用信息：

■ 核心参数

高速低功耗：典型传播延迟为 7.6 ns（5V 供电），静态电流低至 2 μ A。

封装形式：常见封装为 SOIC-16（如 MC74HC259ADR2G）。

■ 功能特性

多模式操作：支持地址锁存、存储器、1-of-8 解码/解复用和复位四种模式。

兼容性：输入兼容标准 CMOS 输出，通过上拉电阻可兼容 LSTTL 输出。

■ 应用场景

用于多路信号选择、数据缓冲或地址解码，常见于工业控制、通信设备等场景。

可替代 LS259 系列，适合需要低功耗和高噪声免疫的设计。