



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HCT688M是来自MSL FPGA INC美时龙的8位高速CMOS逻辑比较器芯片，属于HCT系列（兼容LS-TTL电平）。

主要特性如下：

■ 核心参数

工作电压4.5V-5.5V，静态电流最大160 μ A。

输入/输出具备ESD保护，驱动能力达10个LS-TTL负载。

工作温度范围：军用级-55 ~125，商用级-40 ~85。

■ 功能特性

支持8位二进制或BCD码比较，输出低电平表示A=B。

提供级联选通端(ST)，支持多芯片扩展实现更多位数比较。

典型传输延迟时间35ns@5V供电，兼容LS-TTL逻辑电平。

■ 应用场景

用于数字电路中的算术比较、数据排序或优先级判断，支持级联实现更高位比较。