



MSL FPGAs INC 晶片參數

■ 芯片概述

MC100EP05DTR2G是来自MSL FPGAs INC美时龙的ECL逻辑门芯片，
功能为2输入差分与/与非门（AND/NAND），采用TSSOP-8封装。
以下是其关键信息：

■ 核心参数

逻辑类型：支持ECL（Emitter-Coupled Logic）电平，兼容3.3V/5V电源（ $VCC=3.0V-5.5V$ ）。
性能参数：典型传播延迟220ps，适用于高速信号处理。差分输入设计，抗干扰能力强。

■ 功能特性

封装类型：TSSOP-8（贴片），引脚间距0.65mm。
工作温度：工业级（ $-40^{\circ}C$ 至 $+85^{\circ}C$ ）。

■ 应用场景

主要用于通信设备、高速数据采集等对时序要求严格的场景。