



MSL FPGA INC 晶片參數

■ 芯片概述

ISPLSI2064VL-100LT100是来自MSL FPGA INC美时龙的高密度可编程逻辑器件（CPLD），属于ispLSI 2064V系列，采用TQFP-100封装，支持3.3V工作电压，适用于复杂逻辑设计场景。以下是其关键信息：

■ 核心参数

逻辑资源：64个宏单元（Macrocell），支持2000 PLD门逻辑密度，满足高复杂度设计需求。
I/O能力：64个可编程I/O端口，兼容多种信号标准，支持高速数据传输。
性能指标：最大工作频率100MHz（型号后缀“100”对应），适用于实时性要求高的系统。
环境适应性：工业级工作温度范围，通过RoHS认证。

■ 功能特性

非易失性可编程：支持在系统编程（ISP）和边界扫描测试（TAP），便于现场升级与调试。
全局路由池（GRP）：提供宏单元、时钟输入和全局OE引脚间的完全互连，优化信号路径。
高集成度：包含4个专用输入引脚、3个专用时钟输入引脚和2个全局OE引脚，简化系统设计。

■ 应用场景

工业控制：用于PLC、电机控制等实时逻辑处理。
通信设备：实现协议转换或接口扩展功能。
消费电子：作为协处理器管理复杂逻辑任务。