



## MSL FPGA INC 晶片參數

### ■ 芯片概述

74VHC393FT 是来自 MSL FPGA INC 美时龙的一款双4位二进制计数器，采用高速CMOS ( C2MOS ) 技术设计，适用于低功耗、高噪声容限的数字电路应用。

以下是其关键信息：

### ■ 核心参数

工作电压范围：2V – 5.5V，兼容 LV CMOS 逻辑电平。

典型最大时钟频率：170 MHz (@5V)，低静态电流 (  $ICC = 4 \mu A$  )。

传播延迟时间：5.8ns ( 典型值 )，支持高噪声抑制 (  $VIH/VIL$  为 28%  $VCC$  )。

### ■ 功能特性

双4位异步 ( ripple carry ) 计数器，支持时钟输入 ( CK ) 和复位功能 ( CLR )。

采用 TSSOP-14 封装，适合表面贴装 ( SMD/SMT ) 设计。

### ■ 应用场景

用于定时器、电子计数器、频率分频器等时序逻辑电路。