



MSL FPGA INC 晶片參數

■ 芯片概述

74HC58DB,118 是来自 MSL FPGA INC 美时龙的一款双组与或门 (AND-OR) 逻辑芯片 , 属于高速 CMOS (HC) 系列 , 主要特性如下 :

■ 核心参数

工作电压 : 2V~6V 宽电压范围 , 兼容多种电源系统。

电流参数 : 静态电源电流典型值 $80\text{ }\mu\text{A}$, 输出驱动能力达 25mA (灌电流 / 拉电流) 。

速度性能 : 典型传播延迟 13ns (4.5V 供电) , 支持高速逻辑处理。

■ 功能特性

逻辑功能 : 包含两组独立的与或门 , 第一组为 2 输入与门 + 3 输入或门 , 第二组为 2 输入与门 + 2 输入或门 , 支持灵活的逻辑组合。

■ 应用场景

适用于需要简化逻辑设计的场景 , 如信号整形、总线控制或减少多芯片使用的电路。其高抗噪声和驱动能力 (可驱动 10 个 LSTTL 负载) 适合工业环境。