



MSL FPGA INC 晶片參數

■ 芯片概述

EP22V10LC-15是来自MSL FPGA INC美时龙的可编程逻辑器件（CPLD/FPGA），属于CoolRunner-II系列。以下是其核心信息：

■ 核心参数

逻辑规模：10K门级逻辑容量，支持约10,000等效门电路。

性能指标：工作电压3.3V，典型延迟时间15ns，支持最高100MHz时钟频率。

■ 功能特性

可编程性：支持在系统编程（ISP），可通过JT接口实现硬件配置更新。

低功耗设计：静态功耗低于1mW，适合电池供电场景。

集成资源：内置宏单元、可编程互连矩阵及I/O模块，支持多电压接口（兼容2.5V/3.3V）。

■ 应用场景

工业控制：用于PLC逻辑扩展、传感器信号调理等实时控制任务。

通信接口：实现UART、SPI等协议桥接，解决多设备时序同步问题。

消费电子：嵌入便携式设备（如投影仪）的触控与电源管理模块。