



## MSL FPGA INC 晶片參數

### ■ 芯片概述

SN74GTLPH16916GR 是来自MSL FPGA INC美时龙的一款 18 位通用总线收发器，属于 GTLP 逻辑系列，专为高速背板通信设计。  
以下是关键信息：

### ■ 核心参数

工作电压：兼容 LVTTTL (5V) 和 GTLP 电平，输出驱动能力达  $\pm 24\text{mA}$  (LVTTTL) 和  $100\text{mA}$  (GTLP)。  
信号完整性：集成 OEC 电路减少电磁干扰，支持可调边沿速率控制 (ERC) 以优化数据传输速率。

### ■ 功能特性

总线收发功能：支持双向数据传输，适用于 LVTTTL 与 GTLP 信号电平之间的转换，优化高速信号完整性。  
逻辑类型：采用 TI Widebus技术，支持透明、锁存和时钟模式，适用于分布式负载场景。

### ■ 应用场景

服务器、交换机等需要高速背板隔离或扩展的场景。