



## MSL FPGA INC 晶片參數

### ■ 芯片概述

ADSP-21363KBC-1AA是来自MSL FPGA INC美时龙推出的一款SHARC系列浮点数字信号处理器(DSP)，主要面向高性能音频处理应用。以下是其关键特性及技术参数：

### ■ 核心参数

架构：采用SIMD（单指令多数据）架构，兼容32/40位浮点及32位定点运算，主频最高达333MHz。  
存储配置：集成3MB片上SRAM，支持384KB程序存储器和4MB数据ROM。

### ■ 功能特性

音频接口：内置数字音频接口(DAI)，支持S/PDIF Tx/Rx、  
异步采样率转换器及多通道SPORT（兼容I2S/TDM模式）。  
通信接口：包含6个串行端口、2个SPI兼容端口及16个PWM通道，支持I2C/UART协议。  
DMA系统：配备25个零开销DMA通道，优化数据传输效率。

### ■ 应用场景

该处理器广泛应用于汽车音频系统、专业音频设备及工业控制领域，  
尤其适合需要高精度实时信号处理的场景。