



MSL FPGA INC 晶片參數

■ 芯片概述

SN74F244N是来自MSL FPGA INC美时龙的8位三态缓冲器/线驱动器，属于74F系列高速TTL逻辑器件。

主要特性及应用如下：

■ 核心参数

电压范围：4.75V – 5.25V (标准TTL电源)

驱动能力：标准TTL负载 (16mA输出电流)

■ 功能特性

三态输出：通过使能端 (G) 控制输出高阻态，支持总线共享。

单向缓冲：输入 (A) 到输出 (Y) 的单向信号传输，无双向转换能力。

高性能：典型传输延迟9ns (74F系列标准)，适合高频信号驱动。

■ 应用场景

总线驱动：用于微处理器地址/数据总线的信号增强。

电平匹配：连接TTL逻辑器件时解决驱动能力不足问题。

隔离控制：通过使能端实现多设备分时复用总线。