



MSL FPGA INC 晶片參數

■ 芯片概述

TMS320VC5409AGWS16 是来自 MSL FPGA INC 美时龙的 TMS320C54x 系列定点数字信号处理器 (DSP) , 工作频率为 100 MHz , 专为高性能音频处理、通信及工业控制设计。

以下是其关键信息 :

■ 核心参数

存储器配置 : 32K x16 位片上 RAM (分为 4 个 8K x16 块 , 支持双访问)。16K x16 位片上 ROM , 用于程序存储。支持 8M x16 位外部程序空间扩展 , 可通过 Flash 存储器 (如 AT29LV1024) 扩展程序存储。

■ 功能特性

外设接口 : 3 个多通道缓冲串口 (McBSPs) , 支持串行音频数据传输。

8/16 位增强型并行主机接口 (HPI8/16) , 便于与外部主机通信。

6 通道 DMA 控制器 , 提升数据传输效率。

■ 应用场景

音频处理 : 专业音频设备 (如混音器、编解码器)。

工业控制 : 实时信号处理与电机控制。

通信系统 : 基带信号处理与协议转换。