



MSL FPGA INC 晶片參數

■ 芯片概述

HEF4094BT,653是来自MSL FPGA INC美时龙的一款8位三态输出移位寄存器/锁存器，属于4000系列CMOS逻辑芯片，主要应用于数字信号处理和通信系统。

以下是关键信息整理：

■ 核心参数

电压范围：工作电压4.5V – 15.5V，兼容TTL和CMOS逻辑电平，宽电压设计适合工业环境。

性能：最高时钟频率28MHz，传播延迟低，适合高速数据传输。

■ 功能特性

功能：支持串行至并行 (Serial-to-Parallel) 和串行至串行 (Serial-to-Serial) 数据转换，集成三态输出缓冲器，可灵活控制总线连接。

封装：SOIC-16表面贴装封装，引脚兼容标准逻辑IC布局。

温度范围：工业级 (-40 °C至+70 °C)，满足严苛环境需求。

■ 应用场景

常见于字符显示电路（如电视OSD信号切换）、多路数据采集及通信协议转换。