



MSL FPGA INC 晶片參數

■ 芯片概述

SY10EL16VKC是来自MSL FPGA INC美时龙的一款高速差分接收器，属于逻辑器件系列，其设计用于高频信号处理场景，如通信接口和时钟分配系统。

以下是其关键信息：

■ 核心参数

传输速率：支持直流至3GHz的时钟吞吐量，信号延迟时间 (tr/tf) 小于180ps。

输入阻抗：内置75k 下拉电阻，优化信号稳定性。

兼容性：10k ECL逻辑电平接口，适配高速信号链设计。

■ 功能特性

差分接收：支持单端或差分输入，内置VBB偏压输出，便于交流耦合设计。

低噪声：优化输出波形，减少信号抖动，适合高频时钟同步。

■ 应用场景

通信设备：用于光纤网络、5G基站中的时钟信号分配。

测试仪器：高频示波器或信号发生器的接口电路。