



# MSL FPGA INC 晶片參數

## ■ 芯片概述

ADSP-2191MBCAZ-140 是来自MSL FPGA INC美时龙的SHARC 系列浮点数字信号处理器（DSP），工作频率为 140 MHz，专为高性能音频处理、工业控制及通信系统设计。以下是其关键信息：

## ■ 核心参数

多通道音频接口（SPORT）：支持 I2S、TDM 等协议，可直接连接编解码器或音频 ADC/DAC。  
低延迟 DMA 控制器：优化音频数据流传输效率。

## ■ 功能特性

浮点运算能力：支持单精度浮点运算，适用于高精度音频算法（如均衡、混响）。  
存储器配置：集成16Mbit 片上 SRAM，支持外部存储器扩展。

## ■ 应用场景

汽车音响系统：如奥迪 A5 的 B&O 环绕声系统，通过 SHARC 处理器实现自适应声场调节。  
专业音频设备：数字混音器、效果器及高保真功放。