



MSL FPGA INC 晶片參數

■ 芯片概述

CD4031BE是来自MSL FPGA INC美时龙的一款64位静态移位寄存器，属于CMOS逻辑器件系列，适用于时序控制和数据存储应用。

以下是关键信息整理：

■ 核心参数

电压范围：工作电压3V – 15V，兼容宽电压设计，输出驱动能力符合标准TTL电平。

性能：最高时钟频率10 – 12MHz（典型值），静态功耗低，适合工业级环境。

■ 功能特性

功能：支持串行输入/输出，集成时钟和复位控制，适用于时序延迟电路、数据缓冲及通信协议转换。

封装：提供DIP-16（直插）和SOIC-16（贴片）选项，引脚布局与标准74系列逻辑兼容。

温度范围：工业级（-40 °C至+85 °C），部分型号支持扩展温度范围。

■ 应用场景

常见于数字信号处理、
仪器仪表及多路数据采集系统。